



**UNIVERSIDADE FEDERAL RURAL DO RIO DE JANEIRO
INSTITUTO DE CIÊNCIAS EXATAS
DEPARTAMENTO DE MATEMÁTICA**

PROGRAMA

COMPUTAÇÃO

- 1- Organização de Computadores - Álgebra booleana, circuitos digitais, Representação de dados, máquinas de Von-Neumann;
- 2-Arquitetura de processadores: RISC, CISC, WISC, microprocessadores;
- 3-Subsistema de Memória
- 4-Multicomputadores e multiprocessadores
- 5-Paralelismo
- 6-Redes Locais - Arquiteturas , topologias e protocolos;
- 7-Modelo OSI e TCP/IP
- 8-Redes ATM;
- 9-Segurança em Redes

Bibliografia sugerida:

TANENBAUM, A.S. - Organização Estruturada de Computadores. Ed. Prentice/Hall do Brasil;
WEBER, Paul - Fundamentos de Arquitetura de Computadores. Ed. Sagra-Luzatto;
TAROUCO, Liane - Rede de Comunicação de Dados. Ed. LTC.;
TANENBAUM, Andrew - Rede de Computadores. Ed. Campus;
MURHAMMER, Martin - TCP/IP Tutorial e Técnico. Ed. Makron Books;
COMER, Douglas e outros - Interligação em Rede com TCP/IP volumes 1 e 2. Ed. Campus;
RENAUD, Paul - Introdução aos Sistemas Cliente Servidor. Ed. IBPI Press;
ZWICKY, Elizabeth D., Cooper, Simon, Chapman, D. Brent - Construindo Firewalls para a Internet. Ed. Campus;
NOVAK, Judy, Mclachlan, Donald, Northcutt, Stephen - Segurança e Prevenção em Redes. Ed. Kerkeley Brasil;

CASSARRO, Antonio - Controle Internos de Segurança de Sistemas, Ed. LTR;
UYEMURA, John P. *Sistemas Digitais - uma abordagem integrada*. Pioneira Thomson Learning.
BROWN, Stephen; VRANESIC, Zvonko. *Fundamentals of Digital Logic With VHDL Design*. Mc Graw Hill.
PATTERSON, David A.; HENESSY, John L. *Organização e Projeto de Computadores: a interface hardware/software*. LTC.
STALLINGS, William. *Arquitetura e Organização de Computadores*. Prentice-Hall.
WILKINSON, Barry. *Computer Architecture: Design and Performance*. Prentice-Hall.
CULLER, David E.; PAL, Singh J.; GUPTA, A. *Parallel Computer Architecture: a hardware/software approach*. Morgan Kauffmann Publishers.
HWANG, Kai. *Advanced Computer Architecture: Parallelism, Scalability, Programming*. McGraw-Hill.
HENNESSY, John L.; PATTERSON, David A. *Computer Architecture: A Quantitative Approach*. Morgan Kaufmann Publishers.
FLYNN, Michael J. *Computer Architecture: Pipelined and Parallel Processor Design*. Jones and Bartlett Publishers.
JOHNSON, M. *Superscalar Microprocessor Design*. Prentice-Hall.
CONTE, Thomas M. *Superscalar and VLIW Processors*. In: ZOMAYA, Albert Y. H. (Ed.). *Parallel & Distributed Computing Handbook*. McGraw-Hill.